(54) RESIN-SEALED TYPE SEMICONDUCTOR DEVICE EQUIPPED WITH HEAT SINK

(11) 63-205935 (A) (43) 25.8.1988 (19) JP

(21) Appl. No. 62-37850 (22) 23.2.1987

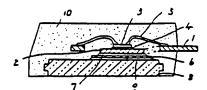
(71) TOSHIBA CORP (72) TOSHIHIRO KATO

÷.

(51) Int. Cl<sup>4</sup>. H01L23/28,H01L23/34

PURPOSE: To enhance the heat-dissipating performance and to reduce the ON resistance by a method wherein, after a circuit component has been mounted on a bed of a lead frame, it is fixed by laying a ceramic or the like between the bed and a heat sink so that this assembly can be resin-sealed.

CONSTITUTION: A semiconductor device 3 is fixed to a bed part 2 of a lead frame 1. Then, an electrode which has been formed on the semiconductor device 3 is connected to an external lead of the lead frame by using a metal thin wire 5. Then, a heat sink 8 is provided an Ag paste 9 is coated on one face of the heat sink a ceramic plate 6 is mounted on the face so as to be united in addition, an adhesive 7 is coated on the ceramic plate 6 the bed part 2 where the semiconductor device 3 is fixed is bonded to the ceramic plate. Then, this assembly is put in a metal mold and is sealed by using a mold resin 10 in such a way that one plane face of the heat sink 8 is exposed.



## ®日本国特許庁(IP)

① 特許出願公開

# ⑩ 公 開 特 許 公 報 (A)

昭63 - 205935

@Int Cl 4

4

識別記号

庁内整理番号

④公開 昭和63年(1988)8月25日

23/28 23/34 H 01 L

B-6835-5F B-6835-5F

審査請求 未請求 発明の数 1 (全3頁)

図発明の名称

放熱板付樹脂封止型半導体装置

②特 頭 昭62-37850

四出 願 昭62(1987)2月23日

79<del>32</del> 明者 俊

神奈川県川崎市幸区小向東芝町 1 株式会社東芝多摩川工

場内

①出 願 人 株式会社東芝 神奈川県川崎市幸区堀川町72番地

弁理士 井上 一男 30代 理

1. 発明の名称

放熟板付棚脂封止型半導体装置

2. 特許請求の範囲

半導体表子を固着する放熟性の良いリードフレ ームのベット部を絶縁板を介して放熱板に一体に 取者け、前記半導体業子の能極とこれに不道統状 您で配置する外部リード間を接続する金属細線を もつ組立体を、前記放然板の一面を露出して封止 する樹脂層とを具備することを特徴とする放熱板 付樹脂封止型半導体装價。

3. 発明の詳細な説明

(発明の目的)

(産業上の利用分野)

本発明はトランジスタアレイもしくはダイオー ドアレイなどを備える放熱板付棚脂封止型半導体 装置の改良に関する.

(従来の技術)

パワートランジスタ等の電力用半導体影子を組 立るに当っては熱容量が大きくかつ放然性に言ん だヒートシンク(放然板を以後ヒートシンクと記 載する)を利用する方式が採用されており、この ヒートシンクに直接半導体素子を配置する際には オン抵抗が大きな問題となる。

この解決策の1つとして第2回に示す方式即ち 船縁性がありしかも高い然伝導を発掘するモール ド樹脂の開発によって、半導体基板にパワートラ ンジスタ等を遊り込んだ素子20をダイボンディン グレたリードフレーム21のベッド部22とヒートシ ンク間に、この高熱伝導特性をもつ封止樹脂層24 を通常のトランスファーモールド法によって充填 する方法が実用化されている。

更に、特開明 60-160624号公報に開示されたヒ ートシンクと半導体素子の分離法を第3回イーハ によって説明すると、先ずポリイミド、ポリアミ ドならびにエポキシ等の樹脂製フィルム25に接着 剤26を塗布してから(第3図イ)、一定寸法に定型 化したテープ27を第3回口に示す自動方式によっ てマウントする。このテープ27は若取り一ル29な らびに供給リール28に巻き取られ、裏側のヒータ

30で加熱されるヒートシンク31に、打抜きポンチ32を備えるプレス33を使用してテープ27をヒートシンク31に加熱圧者方式によって固定する。その後第3回ハに明らかなように、ヒートシンク31にはテープ27を介して半導体チップ34がペースト35によって実装して、ヒートシンク31と半導がステックがは絶縁分離する。一方、パワートラン底面着いるのように出来が必要な場合にはテープ27に予め高なではからの導通が必要な場合にはテープ27に予め高なではからのようによってが必要な場合にはテープ27に予め高なではない。

## (発明が解決しようとする問題点)

前述の死2図に示す方式では高熱放牧性と電気 絶縁性を両立させるには限界があった。と言うの はリードフレームのベッド部22とヒートシンク23 間の距離を抑えて高熱放牧性を確保しようとする と、この間数に充填する封止樹脂層24に空跡が発 生して電気絶縁性に疑点を生じるので、両者間の 距離として約 0.6mm以下に近ずけることは事実上

ンク間にセラミック等の絶縁物層を介在して得られる樹脂封止型半導体装置は熱抵抗が 0.9℃/Vと極めて小さくなる事実を基に完成したもので、 従来の技術機に説明した第2回の樹脂封止型半導体装置(5 mmロの半導体素子使用)の熟抵抗 4.5℃/Vに比べて際立った値を示し、その優位性は明らかである。

#### (实施例)

1/

第1回により実施例を詳述するが、 従来の技術 解と重復する記載も都合上あるが、 新番号を付し て説明する。

 無理となる。

第3回に示す剥子分離方式は有機絶縁物からなるテープを利用しているが、 高熱放散性が不充分 言い換えると熱抵抗が悪く、 従ってパワーが大き く発熱量が大きい半導体滑子の組立には難点がある。

本発明は、上記難点を克服する現規な放熱板付 樹脂封止型半導体装置を提供することを目的とす る。

## 〔発明の構成〕

## (問題点を解決するための手段)

この目的を達成するために、本発明ではリードフレームのベッドに必要な半導体素子などの電子回路部品を取着してからこのベッドとヒートシンク間にセラミック等の絶紋物層を介在して固着後、常法通り樹脂で封止することによって、 無放散性に優れかつオン抵抗の少ない樹脂対比型半導体装置を得るものである。

## (作 用)

このようにリードフレームのベッドとヒートシ

このリードフレームの材質としては割もしくは割合金を使用することを強調しておく。この解系リードフレームを適用しているので、その製送時には、酸化助止に充分何なして金属組繰5によるポンディング工程に支障なきよう、又ポンディング工程時にもリードフレームの酸化防止に努めるのも必要である。

次に相対向する平坦な面を仰えたヒートシンク8を用意し、その一面にAgペースト暦9を被者し、ここにセラミック板6を似せて一体化し、更にこのセラミック板6に矢張りAgペースト等の接着剤7を塗って、ここに前述の通り半導体素子3を固むした鋼もしくは飼合金製のリードフレームベッド部2を配置して合体する。

このセラミック板は 0.6mm程度に形成し、半導体製子の大きさが 6 × 6 mm程度なら約10mm 内とし、材質としてはA2mの、A2N、SiC、ならびにBc0等何れも適用できる。尚、セラミック板 6 の一体化に当っては有機接着剤にかえてガラス接着剤も使用可である。次に、トランスファーモールド企型に

# 特開昭63-205935(3)

この削立体を入れて、ヒートシンク8の一方の平 坦な面が露出するようにモールド樹脂10によって 封止する。

この樹脂としては熱伝導率 $\lambda=60\sim100\times10^{-4}$  cal/cm secでを示す高熱導率でしかも絶縁性をもつ材料を選定した。

## (発明の効果)

このように本発明に係る放熱板付棚脂封止型半導体装置ではその適用材料に熱放散性が優れたリードフレームや封止樹脂を採用するのは勿論として、ヒートシンクと、半導体素子をマウントするリードフレームのベッド部間にセラミックを介在させて熱抵抗の低減化を達成して高出力のパワーモジュールを製造したものである。

## 4. 図面の簡単な説明

第1 図は本発明に係る放熟板付樹脂封止型半導体装置の要部を示す断面図、第2 図は従来装置の断面図、第3 図イ~ハはヒートシンクと半導体影子の分離に絶縁シート適用例の工程を示す断面図である。

代理人 非理士 井 上 一 男

